

Описание отладочной платы CH348Q-EVT-R0

<http://wch.cn>; <http://radiodetali.com>

Отладочные платы CH348-EVT можно использовать для тестирования функций последовательных портов микросхем серии CH348, а также 48-канальных портов ввода-вывода GPIO в микросхеме CH348L и 12-канальных портов GPIO в микросхеме CH348Q.

1. Обзор CH348Q-EVT-R0

Отладочная плата используется для тестирования функций микросхем серии CH348, представляющих собой преобразователи USB – UART с 8-ю высокоскоростными последовательными портами TTL-уровней.

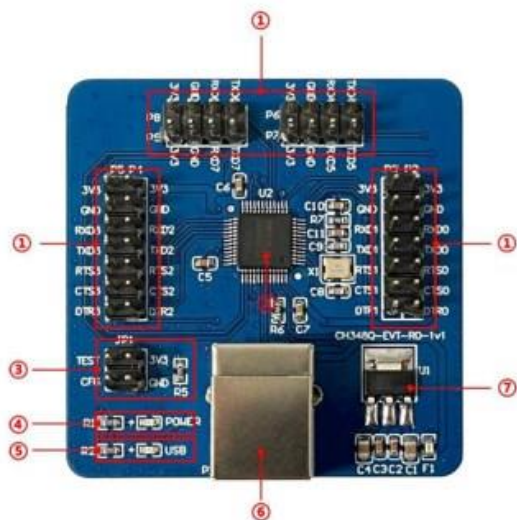
Отладочная плата оснащена индикатором приемопередатчика для индикации состояния последовательной связи.

Встроенная память EEPROM может быть использована с помощью специального программного обеспечения CH34xSerCfg.exe для настройки VID и PID идентификаторов и других параметров.

2. Оборудование отладочной платы CH348Q-EVT-R0

Электрическая схема отладочной платы содержится в документе CH348SCH.pdf.

Внешний вид отладочной платы:



①: Последовательные порты 0/1/2/3/4/5/6/7 (TTL) на коннекторах, обозначенных 1.

②: Главный управляющий чип CH348Q.

③: JP1 обеспечивает выходное напряжение 3,3 В.

Внимание: JP1 3V3 является выходом встроенной схемы преобразования напряжения 3,3 В.

④: Индикатор питания VCC, используемый для указания того, подключена ли оценочная плата к источнику питания.

⑤: Индикатор USB ACT используется для индикации состояния завершения настройки USB.

⑥: USB-разъем P1 используется для подключения к USB-хосту с помощью USB-кабеля для передачи данных.

⑦: Микросхема U1 преобразует VBUS интерфейса USB в 3,3 В для питания основного чипа.

Используйте внешний источник питания напряжением 3,3 В для питания CH348Q и последовательных периферийных устройств.

Соответствие выводов управляющих сигналов и портов GPIO:

Режим UART	Режим GPIO
CTS0	GPIO0
RTS0	GPIO1
CTS1	GPIO2
RTS1	GPIO3
CTS2	GPIO4
RTS2	GPIO5
CTS3	GPIO6
RTS3	GPIO7
TNOW0	GPIO8
TNOW1	GPIO9
TNOW2	GPIO10
TNOW3	GPIO11